PATENT ABSTRACTS OF JAPAN

(11)Publication number:

02-224313

(43) Date of publication of application: 06.09.1990

(51)Int.CI.

H01G 4/40 H01F 15/00

H03H 7/09

(21)Application number : 01-047929

(71)Applicant: MURATA MFG CO LTD

(22)Date of filing:

27.02.1989

(72)Inventor: OKAMURA NAOTAKE

TSURU TERUHISA

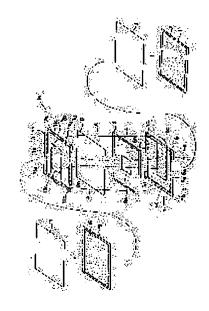
TANIGUCHI TETSUO

(54) LC COMPOSITE PART

(57) Abstract:

PURPOSE: To contrive miniaturization and to obtain high degree of coupling by a method wherein a coupling adjustment electrode layer, with which the degree of magnetic coupling of the coil element of both resonators will be adjusted, is interposed between the upper and the lower adjacent resonators.

CONSTITUTION: After a protective layer 1 with a shield electrode film 2 formed on the upper surface, a sheet layer 3, a resonator 7 having conductive patterns 4 and 6 formed on the upper and the lower main surfaces 12a and 12b of a dielectric layer 5, a sheet layer 8 having a coupling adjustment electrode layer 9 formed on the upper surface, a sheet layer 10, a resonator 14 having conductive patterns 11 and 13 formed on the upper and the lower main surfaces 12a and 12b of a dielectric layer 12, a sheet layer 15 with a shield electrode film 16 formed on the upper surface and a protective film 17, are laminated successively, and then they are sintered in one body. As a result, the geometric average distance between resonator is made shorter, the



degree of magnetic coupling of both resonators is enhanced in the amount of the above-mentioned reduction in distance, the coupling degree can be adjusted easily according to intended purposes, and miniaturization can also be accomplished easily.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]
[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

LC COMPOSITE PART

Patent Number:

JP2224313

Publication date:

1990-09-06

Inventor(s):

OKAMURA NAOTAKE; others: 02

Applicant(s):

MURATA MFG CO LTD

Requested Patent:

JP2224313

Application Number: JP19890047929 19890227

Priority Number(s):

IPC Classification:

H01G4/40; H01F15/00; H03H7/09

EC Classification:

Equivalents:

JP2002215C, JP7038363B

Abstract

PURPOSE:To contrive miniaturization and to obtain high degree of coupling by a method wherein a coupling adjustment electrode layer, with which the degree of magnetic coupling of the coil element of both resonators will be adjusted, is interposed between the upper and the lower adjacent resonators. CONSTITUTION: After a protective layer 1 with a shield electrode film 2 formed on the upper surface, a sheet layer 3, a resonator 7 having conductive patterns 4 and 6 formed on the upper and the lower main surfaces 12a and 12b of a dielectric layer 5, a sheet layer 8 having a coupling adjustment electrode layer 9 formed on the upper surface, a sheet layer 10, a resonator 14 having conductive patterns 11 and 13 formed on the upper and the lower main surfaces 12a and 12b of a dielectric layer 12, a sheet layer 15 with a shield electrode film 16 formed on the upper surface and a protective film 17, are laminated successively, and then they are sintered in one body. As a result, the geometric average distance between resonator is made shorter, the degree of magnetic coupling of both resonators is enhanced in the amount of the abovementioned reduction in distance, the coupling degree can be adjusted easily according to intended purposes, and miniaturization can also be accomplished easily.

Data supplied from the esp@cenet database - 12

◎ 公開特許公報(A) 平2-224313

H 01 G 4/40 15/00 H 01 F

識別記号 3 2 1

庁内整理番号

個公開 平成2年(1990)9月6日

H 03 H 7/09

D Ā 7048-5E 6447-5E 7328-5 J

審査請求 未請求 請求項の数 1 (全6頁)

会発明の名称 LC複合部品

> ②特 願 平1-47929

> > 武

22出 願 平1(1989)2月27日

明 79発 者 岡 村

京都府長岡京市天神2丁目26番10号 株式会社村田製作所

内

個発 明 者 鶴 趰 久

尚

京都府長岡京市天神2丁目26番10号 株式会社村田製作所 内

@発 明 者 谷 哲 夫 京都府長岡京市天神2丁目26番10号 株式会社村田製作所

内

他出 顧 人 株式会社村田製作所

弁理士 中島 司朗 京都府長岡京市天神2丁目26番10号

眀 糸田 丰田

1. 発明の名称

MH.

理

LC複合部品

2. 特許請求の範囲

- (1)誘電体層の両主表面に形成した導電パターンに て L C 回路が形成された共振器を 2 つ以上積層す ると共に、上下に隣合う共振器間に、両共振器の コイル要素の磁気結合度を調整する結合調整電極 層が介装してあることを特徴とするLC複合部品。
- 3. 発明の詳細な説明

産業上の利用分野

本発明は、誘電体層の両主表面に導電パターン が形成されたフィルタ等のLC複合部品に関する。

従来の技術

上記フィルタとして従来は、第7図に示す構成 のものが知られている。即ち、セラミック基板か らなる誘電体層 2 0 の表裏主表面 2 0 a . 2 0 b の左右それぞれに、コの字状をした4つの基質パ ターン21, 22, 23, 24 が形成され、左側 上表面に形成した導電パターン21と、右側下表

面に形成した導電パターン24にアース端子25. 26が接続され、また、左側下表面に形成した違 電パターン23には入力端子27が、右側上表面 に形成した導電パターン22には出力端子28が 接続されている。

左側の2つの導電パターン21、23の誘電体 層20を挟んで対向する部分21aと23a、2 1 b と 2 3 b がコンデンサ C 1 1 . C 1 2 を形成 し、一方の非対向部分21c、23cがそれぞれ コイルL11, L12を形成するので、第8図の 左側に示すように2つのコンデンサC11. C1 2とコイルし11, し12とは、共振器Q11を 構成する。

また、右側の2つのパターン電極22、24に おいても、誘電体層20を挟んで対向する部分2 2 a と 2 4 a 、 2 2 b と 2 4 b がコンデンサ C 1 3. C14を形成し、一方の非対向部分22c. 24 cがぞれぞれコイルL13. L14を形成す るので、第8図の左側に示すように2つのコンデ ンサC13, C14とコイルL13, L14とは、 共振器Q12を構成する。そして、コイルし11. L13を形成する部分21c,24cを接近させ てあるので、両者間で誘導結合が生じ、両共振器 Q11,Q12は主としてMにて示す磁気的結合 が行われている(一部容量的結合もある)。なお、 L25,L26はアース端子25,26のもつイ ンダクタンスである。

発明が解決しようとする課題

しかしながら、このようにして隣合う2つの共振器を結合した場合には、磁気的結合に寄与するコイルし11. L13の相当部分21c.24cの接近距離に制限があるため、結合度に限界があった。また、共振器を並設する平面構造であるため、フィルタの大きさが共振器の並設段数に応じたものとなり、小型化が困難であった。

本発明はかかる課題を解決すべくなされたものであり、共振器間の結合に自由度を与えて小型化が図れ、かつ、高い結合度を得ることができるようにした L C 複合部品を提供することを目的とする。

1と、シート層3と、誘電体層5の上・下主表面 5 b. 5 a に導電パターン4. 6 が形成されてなる共振器7と、結合調整電極層9が上面に形成されたシート層8と、シート層10と、誘電はターン11. 1 3 が形成されてなる共振器14と、シールド電極膜16 が上面に形成されたシート層15 と、保護層17が順次上側に積層されたのちー体焼成され、第1図に示すような構造となってい板状まり、第1図に示すような構造となってい板状まり、第1図に示すように、積層されて矩形板状まりと入・出力端子19a,19bが形成されている。

上記2つの保護層1、17と4つのシート層3、8、10、15は誘電体又は絶縁体からなり、また2つのシールド電極膜2、16は、調やアルミ等の金属からなる。

共振器 7 は、誘電体層 5 の上・下主表面 5 b. 5 a にコの字状の導電パターン 4 . 6 が逆向きに 形成されている。各導電パターン 4 . 6 は、2 つ

課題を解決するための手段

本発明に係るLC複合部品は、誘電体層の両主 表面に形成した導電パターンにてLC回路が形成 された共振器を2つ以上積層すると共に、上下に 議合う共振器間に、両共振器のコイル要素の磁気 結合度を調整する結合調整電極層が介装してある ことを特徴とする。

作 用

本発明にあっては、共振器を上下方向に積層するので、各共振器間の幾何学的平均距離が短くなり、それだけ結合を強力にできると共に、各共振器の間には結合調整電極層が形成されているので、使用用途等に応じて所望の結合度を得ることができる。

実 施 例

第2図は本発明を適用したバンドパスフィルタを示す外観斜視図、第1図は第2図のA-A 線による断面図であり、第3図は本発明品の分解斜視図である。本発明品は、例えば第3図に示すようにシールド電極限2が上面に形成された保護層

のコンデンサ電極パターン4 a. 4 b、 6 a , 6 b と 1 つのコイルパターン4 c , 6 c とからなっている。このうち、コンデンサ電極パターン4 a を6 a、 4 b と 6 b は、誘電体層 5 を介して対り、誘電体層 5 を介して対り、誘電体層 5 の誘電率、厚み、コンデンサ C 1 , C 2 を形成している。一方、コイルパターン4 c , 6 c は高周波出力端子19 b に接続すべく導電パターン4 に形成した舌片であり、6 d はアース端子18 a に接続すべく導電パターン6 に形成した舌片である。

上記構成において、誘電体層5の表裏面で対向する導電パターン4、6は、第4図に示すように第1のコンデンサC1の両側にコイルL1、L2を接続したLC直列回路にコンデンサC2を並列接続した等価回路であらわされる共振器Q1を構成する。

共振器14は、前記共振器7を180°水平方向に回転させた構成であり、誘電体層12の上・

上記構成において、誘電体層12の表裏面で対向する導電パターン11.13は、第4図に示すように第1のコンデンサC3の両側にコイルし3. L4を接続したLC直列回路にコンデンサC4を 並列接続した等価回路であらわされる共振器Q2

り使用用途に応じて結合度が調整されるのである。なお、共振器7.14は上下に配設されており、 従来の並設の場合に比べて幾何学的平均距離が短 くなっており、結合度が著しく増大している。し たがって、両者間に結合調整電極層9を介在させ たとしても何ら支障はない。

第4図は、このようにして結合された共振器7と14からなるパンドパスフィルタの等価回路である。なお、共振器7と14の斜め上下方向にある夫々のコイル部分間でも磁気的結合が存在する。

ところで、磁気的結合の強さは、電極空隙部 9 a の大きさによっても変化させることができる。 第 6 図は電極空隙部 9 a の大きさを 2 レベルで変えた場合のフィルタの周波数特性を示すグラフであり、①は電極空隙部 9 a を大きくした場合、②は小さくした場合である。

この図より理解されるように、電極空隙部9a を大きくした①の場合には、中心周波数を低く、 つまり結合度を大きくできる。逆に、電極空隙部 9aを小さくした②の場合には中心周波数が高く を構成する。

なお、この共振器14は、前記共振器7を18 0°水平方向に回転させた構成であるので、共振器7のコイルパターン4c、6cの上には同じく コイルパターン13c、11cが位置する。

なって結合度を小さくできる。

なお、結合調整電極層 9 は、共振器 7 と 1 4 の 結合を図るだけでなく、シールド電極膜 2 . 1 6 と同じようにシールド効果も兼ね備えている。

また、上記実施例では共振器を上下に2つ積層 する場合を示したが、本発明は3つ以上の共振器 を上下に積層して3段以上の共振器からなるバン ドパスフィルタにも適用可能なことは勿論である。 この場合にもフィルタの大きさは、1つの共振器 とほぼ同じとなる。

更に、本発明はバンドパスフィルタに限らず、 他のLC複合部品にも同様に適用できる。

発明の効果

以上詳述した如く本発明による場合には、共振器を上下方向に積層しているので、共振器間の幾何学的平均距離が短く、その分、両共振器の磁気的結合度を高め得ると共に、各共振器間には結合調整電極層が形成されているので、使用用途に応じた結合度に容易に調整もでき、頗る使用価値の高いLC複合部品を得ることができる。

その上、各共振器が積層されるので、小型化も 実現するといった効果もある。

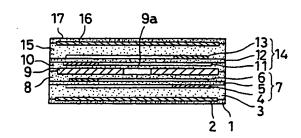
4. 図面の簡単な説明

第1図は第2図のA-A、線による断面図、第2図は本発明を適用したパンドパスフィルタを示す外観斜視図、第3図はその分解斜視図、第4図はその等価回路図、第5図はそのパンドパスフィルタの結合状態を示す模式図、第6図は結合調整電極層に設けた電極空隙部の大きさを変えた場合の周波数特性例を示すグラフ、第7図は従来のパンドパスフィルタの構成を示す平面図、第8図はそのパンドパスフィルタの構成を示す平面図、第8図はそのパンドパスフィルタの等価回路図である。

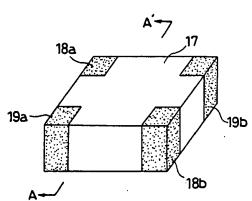
5,12…誘電体層、5a,5b,12a,12b…主表面、4,6,11,13…導電パターン、7,14…共振器、9…結合調整電極層、9a…電極空隙部。

特許出顧人 株式会社村田製作所

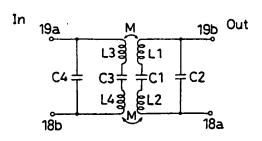
第 1 図



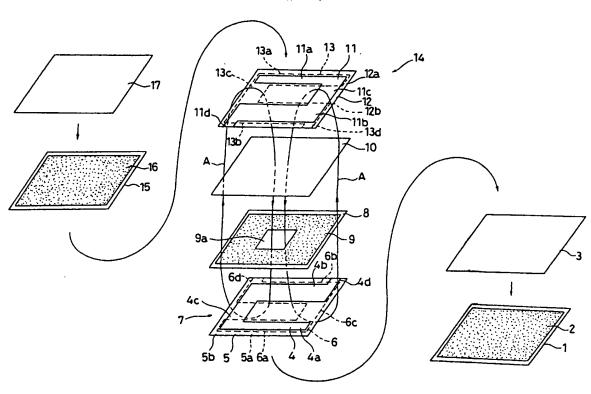




第 4 図



第 3 図



第 5 図

